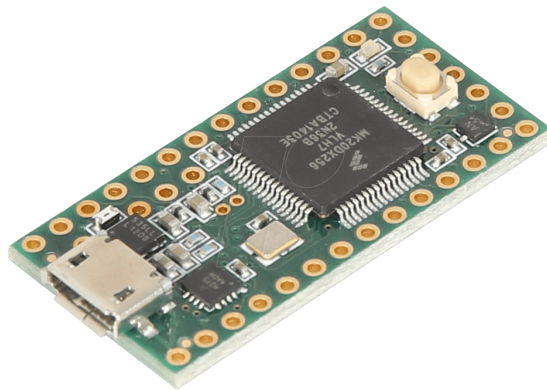


Teensy 3.2



Technische Daten

Modell	Teensy 3.2
Taktfrequenz	72 MHz
Bit-Architektur	32-Bit
Mikrocontroller	MK20DK256
Flash-Speicher	256 kB
SRAM	64 kB
EEPROM	2
Spannung	5V
Digitale I/O Pins	34
Davon mit PWM	12
Weitere Anschlüsse	USB, SPI, 2x I2C, 3x UART, CAN
EAN	4250236812014